

МИНИСТЕРСТВО ОБРАЗОВАНИЯ И НАУКИ РОССИЙСКОЙ ФЕДЕРАЦИИ
Федеральное государственное бюджетное образовательное учреждение высшего
образования «Вятский государственный университет»
(«ВятГУ»)
г. Киров

Утверждаю
Директор/Декан Репкин Д. А.



Номер регистрации
РПД_4-10.05.02.01_2017_82112

Аннотированная программа учебной дисциплины
Основы цифровой техники

	наименование дисциплины
Квалификация выпускника	Специалист
Направление подготовки	бакалавр, магистр, специалист, преподаватель, преподаватель-исследователь
	10.05.02
	шифр
	Информационная безопасность телекоммуникационных систем
	наименование
Направленность (профиль)	3-10.05.02.01
	шифр
	Системы подвижной цифровой защищенной связи
	наименование
Формы обучения	Очная
	наименование
Кафедра-разработчик	Кафедра радиоэлектронных средств (ОРУ)
	наименование
Выпускающая кафедра	Кафедра радиоэлектронных средств (ОРУ)
	наименование

**Сведения о разработчиках аннотированной программы учебной
дисциплины**

Основы цифровой техники

наименование дисциплины

Квалификация выпускника	Специалист
Направление подготовки	бакалавр, магистр, специалист, преподаватель, преподаватель-исследователь
	10.05.02
	шифр
	Информационная безопасность телекоммуникационных систем
	наименование
Направленность (профиль)	3-10.05.02.01
	шифр
	Системы подвижной цифровой защищенной связи
	наименование
Формы обучения	Очная
	наименование

Разработчики РП

Кандидат наук: технические, Доцент, Харина Наталья Леонидовна

степень, звание, ФИО

Зав. кафедры ведущей дисциплину

Доктор наук: технические, Профессор, Петров Евгений Петрович

степень, звание, ФИО

РП соответствует требованиям ФГОС ВО

РП соответствует запросам и требованиям работодателей

Аннотированная программа учебной дисциплины: Основы цифровой техники

Учебная дисциплина входит в учебный цикл	С1
Обеспечивающие (предшествующие) учебные дисциплины и практики	Введение в специальность Дискретная математика Электроника и схемотехника
Обеспечиваемые (последующие) учебные дисциплины и практики	Научно-исследовательская работа Проектирование устройств и систем на ПЛИС Производственная практика Техника микропроцессорных систем Цифровая обработка сигналов
Концепция учебной дисциплины	Курс формирует у обучающегося знания, умения и навыки в области синтеза и анализа, особенностей функционирования средств и устройств хранения, защиты и передачи информации в инфокоммуникационных сетях.
Цель учебной дисциплины	Целью преподавания дисциплины является формирование профессиональных компетенций, позволяющих осуществлять проектирования и эксплуатации узлов и устройств вычислительной техники, используемой в инфокоммуникационных системах
Задачи учебной дисциплины	Изучение базовых логических элементов вычислительной техники. Изучение принципов проектирования устройств заданного функционала. Изучение принципов построения устройств комбинационного типа. Изучение принципов построения устройств последовательностного типа. Изучение принципов построения запоминающих устройств вычислительной техники. Приобретение навыков компьютерного моделирования цифровых устройств вычислительной техники.
Содержание учебной дисциплины	Модуль 1. Базовые логические элементы вычислительной техники Модуль 2. Проектирование цифровых устройств, выполняющих произвольно заданную функцию Модуль 3. Комбинационные устройства вычислительной техники Модуль 4. Последовательностные устройства в вычислительной технике Модуль 5. Запоминающие устройства в вычислительной технике Модуль 6. Подготовка и сдача промежуточной аттестации
Результаты освоения	Формируемые компетенции: ОПК-3; ПК-4; ПК-14;

учебной дисциплины	
--------------------	--