

МИНИСТЕРСТВО ОБРАЗОВАНИЯ И НАУКИ РОССИЙСКОЙ ФЕДЕРАЦИИ
Федеральное государственное бюджетное образовательное учреждение высшего
образования «Вятский государственный университет»
(«ВятГУ»)
г. Киров

Утверждаю
Директор/Декан Бушмелева Н. А.



Номер регистрации
РПД_3-44.03.05.60_2017_70556

Аннотированная программа учебной дисциплины
Архитектура компьютера

	<small>наименование дисциплины</small>
Квалификация выпускника	Бакалавр пр.
Направление подготовки	44.03.05 <small>шифр</small>
	Педагогическое образование (с двумя профилями подготовки) ФКиФМН <small>наименование</small>
Направленность (профиль)	3-44.03.05.60 <small>шифр</small>
	Математика, информатика <small>наименование</small>
Формы обучения	Очная <small>наименование</small>
Кафедра-разработчик	Кафедра фундаментальной информатики и прикладной математики (ОРУ) <small>наименование</small>
Выпускающая кафедра	Кафедра фундаментальной и компьютерной математики (ОРУ) <small>наименование</small>

Сведения о разработчиках аннотированной программы учебной дисциплины

Архитектура компьютера

наименование дисциплины

Квалификация выпускника	Бакалавр пр.
Направление подготовки	44.03.05 шифр
	Педагогическое образование (с двумя профилями подготовки) ФКиФМН наименование
Направленность (профиль)	3-44.03.05.60 шифр
	Математика, информатика наименование
Формы обучения	Очная наименование

Разработчики РП

Кандидат наук: кандидат технических наук, Доцент, Котельников Евгений Вячеславович

степень, звание, ФИО

Плетнёва Мария Викторовна

степень, звание, ФИО

Зав. кафедры ведущей дисциплину

Кандидат наук: кандидат технических наук, Доцент, Котельников Евгений Вячеславович

степень, звание, ФИО

РП соответствует требованиям ФГОС ВО

РП соответствует запросам и требованиям работодателей

Аннотированная программа учебной дисциплины: Архитектура компьютера

Учебная дисциплина входит в учебный цикл	Б1
Обеспечивающие (предшествующие) учебные дисциплины и практики	Теоретические основы информатики
Обеспечиваемые (последующие) учебные дисциплины и практики	Информатика и справочно-правовые системы Информационные технологии и информационная безопасность Операционные системы Параллельное программирование Проектная деятельность по методике обучения информатике Сетевое администрирование
Концепция учебной дисциплины	Курс является одним из важнейших в подготовке преподавателей по профилю математики и информатики. Он является основой для изучения дисциплин, связанных с системным и низкоуровневым программированием. Курс формирует у обучающегося знания, умения и навыки в области цифровых устройств и архитектуры ЭВМ. Знания, полученные в ходе освоения данного курса необходимы для последующего изучения дисциплин, связанных с более глубоким изучением современных информационных технологий.
Цель учебной дисциплины	Формирование знаний и представлений о принципах работы и возможностях современных вычислительных машин; подготовка к их грамотному и эффективному применению.
Задачи учебной дисциплины	<ul style="list-style-type: none"> • изучение общих принципов построения вычислительных машин; • рассмотрение наиболее распространенных видов структур вычислительных машин; • исследование основных компонентов вычислительных машин; • ознакомление с основными тенденциями развития вычислительной техники; • формирование умений и навыков по эффективному применению средств вычислительной техники; • обучение самостоятельному поиску и использованию нормативно-технической и справочной литературы и электронных источников информации; • воспитание творческого подхода к решению проблем, возникающих в процессе профессиональной деятельности.
Содержание учебной дисциплины	Модуль 1. Информационно-логические основы построения вычислительных машин Модуль 2. Цифровой логический уровень

	Модуль 3. Организация ЭВМ Модуль 4. Внешние запоминающие и периферийные устройства Модуль 5. Подготовка и сдача промежуточной аттестации
Результаты освоения учебной дисциплины	Формируемые компетенции: СК-53; СК-55;